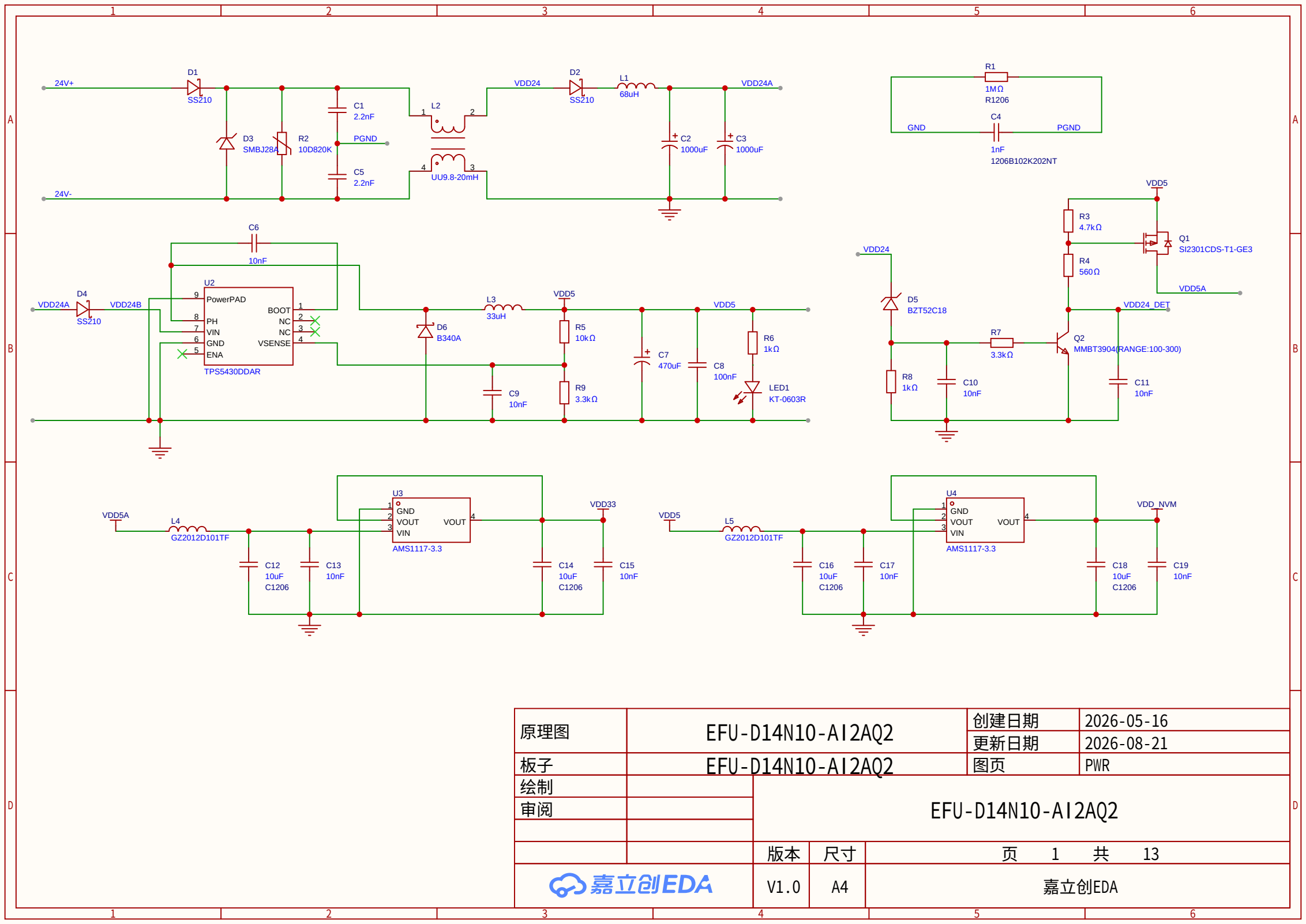
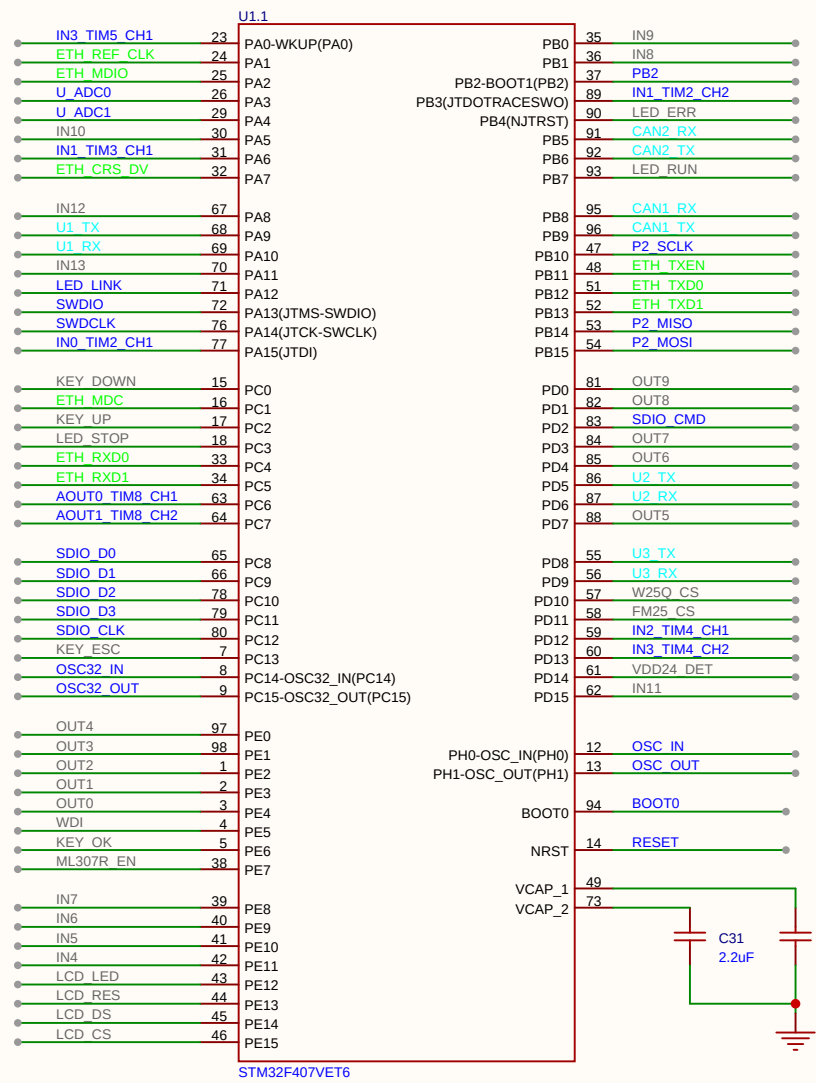
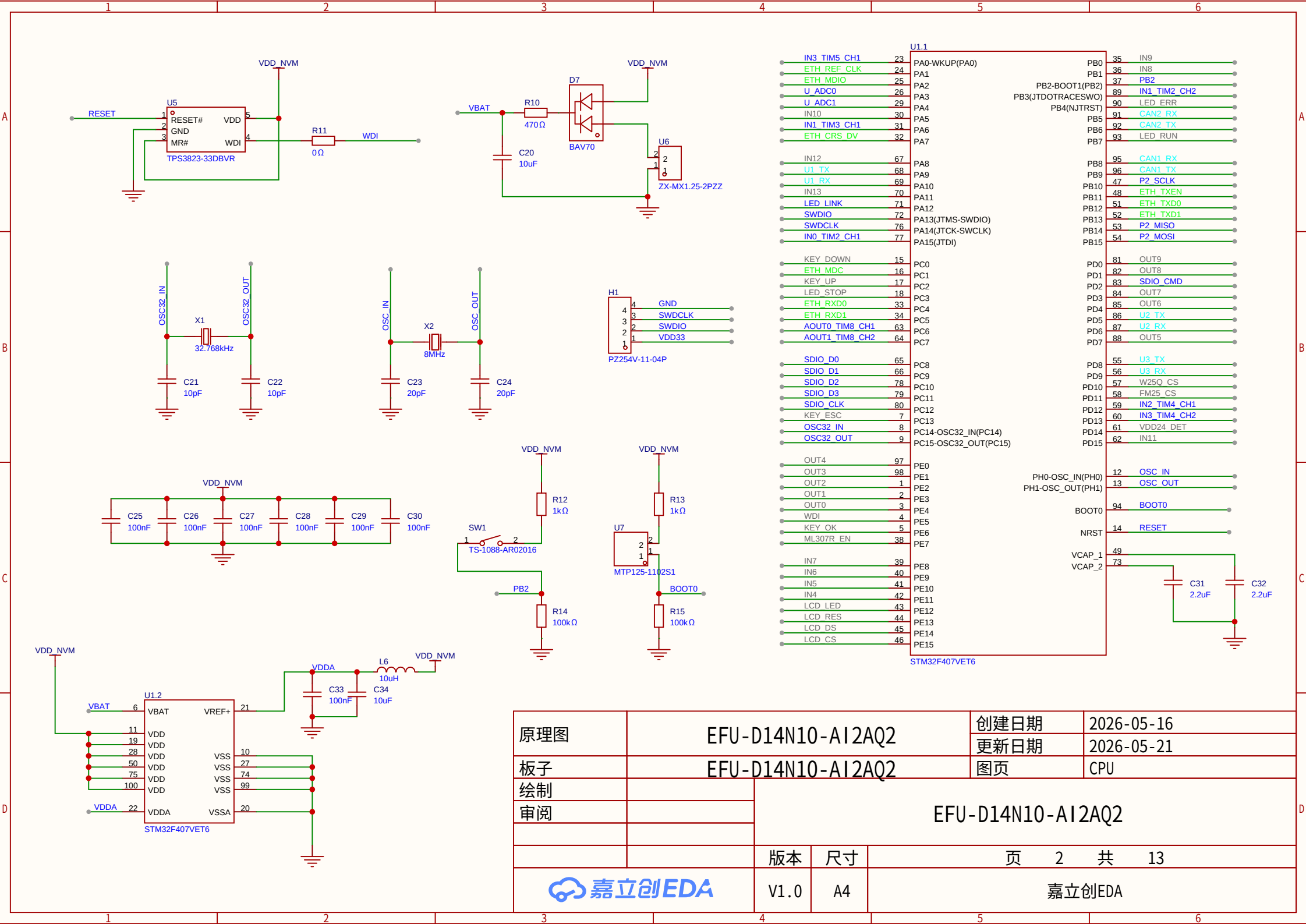
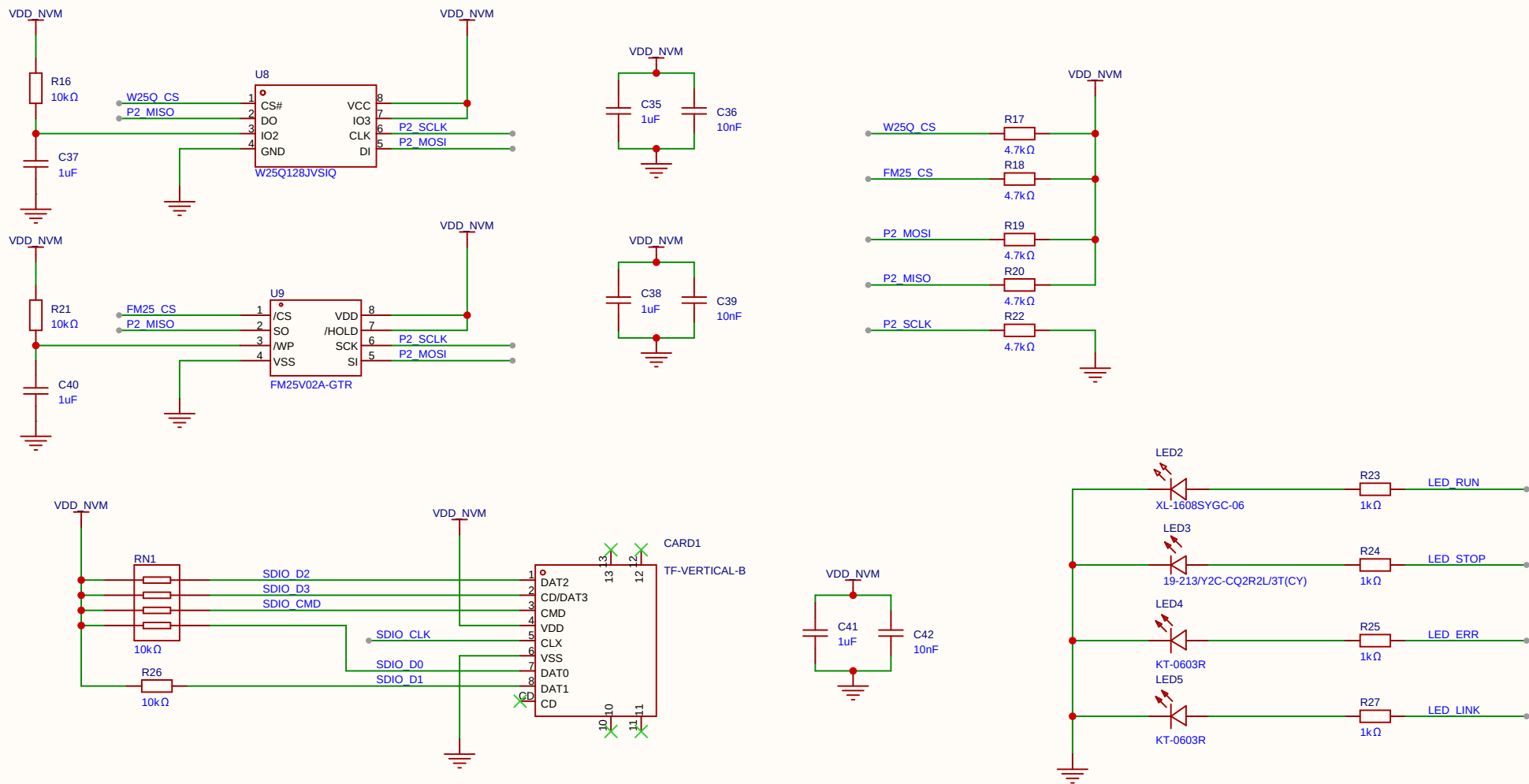






原理图	EFU-D14N10-AI2AQ2			创建日期	2026-05-16
				更新日期	2026-05-21
板子	EFU-D14N10-AI2AQ2			图页	CPU
绘制		EFU-D14N10-AI2AQ2			
审阅					
		版本	尺寸	页 2 共 13	
		V1.0	A4	嘉立创EDA	



原理图	EFU-D14N10-AI2AQ2		创建日期	2026-05-16
			更新日期	2026-05-21
板子	EFU-D14N10-AI2AQ2		图页	NVM
绘制	EFU-D14N10-AI2AQ2			
审阅				
	版本	尺寸	页 3 共 13	
嘉立创EDA		V1.0	A4	嘉立创EDA

A

A

B

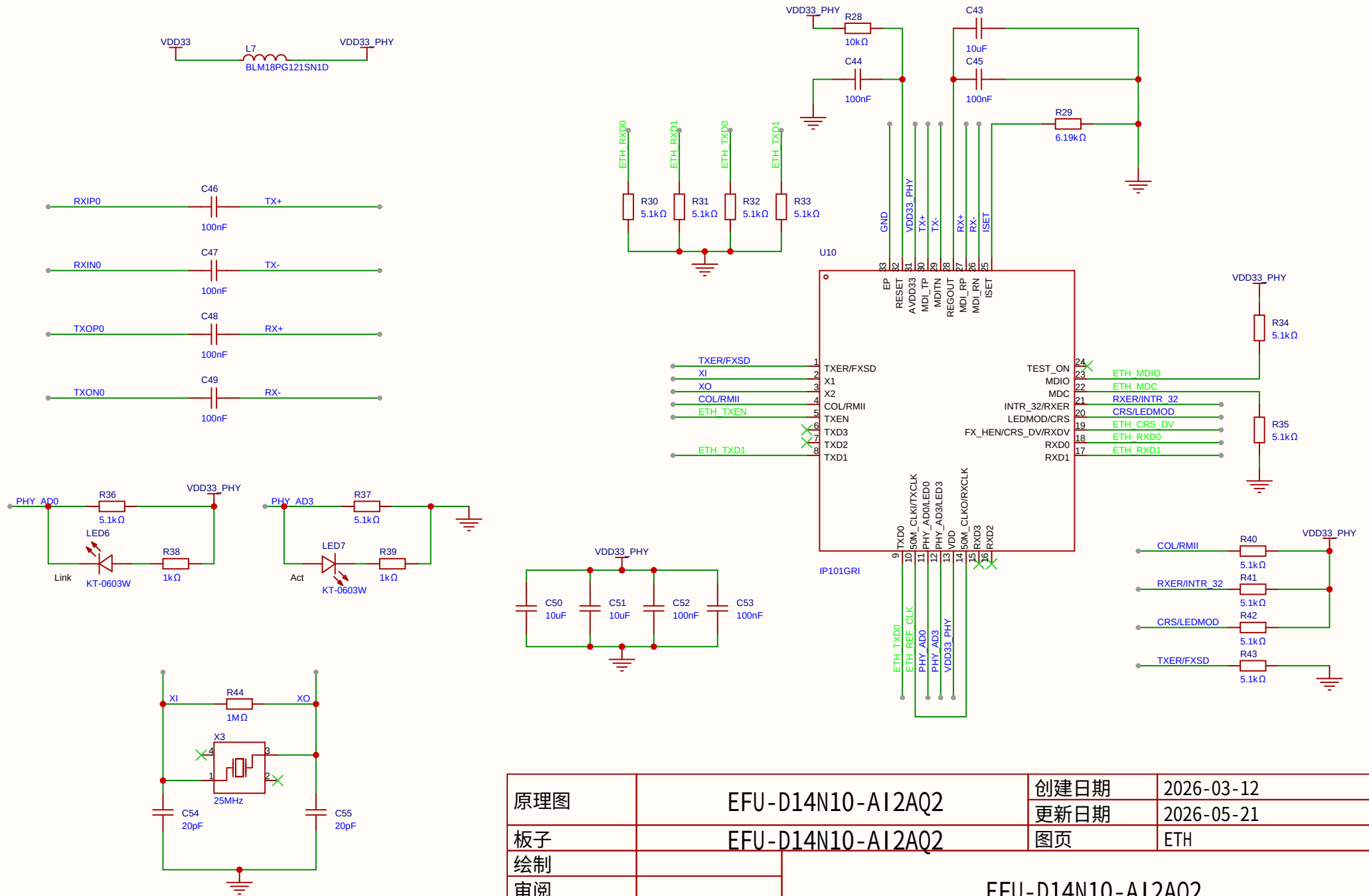
B

C

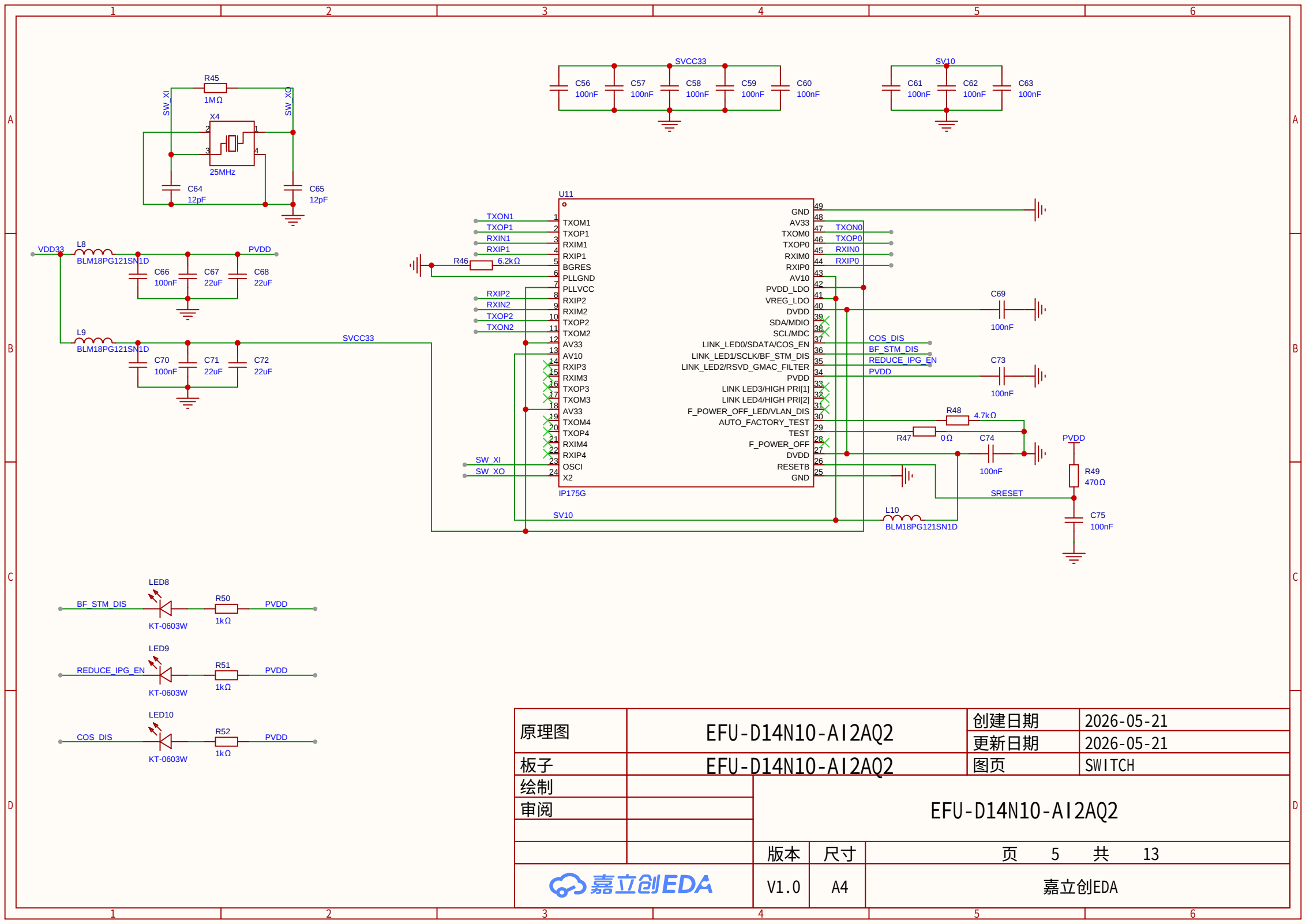
C

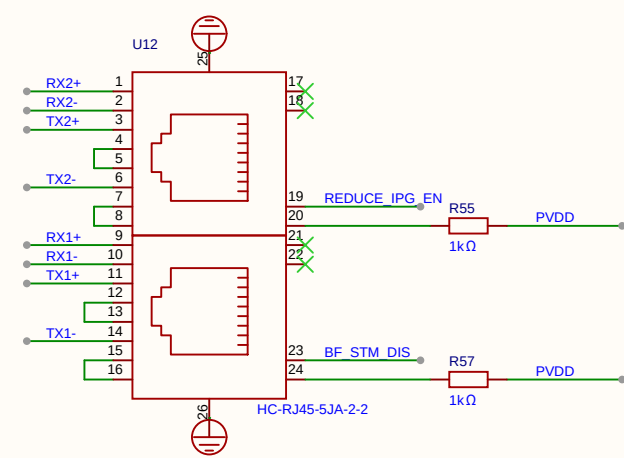
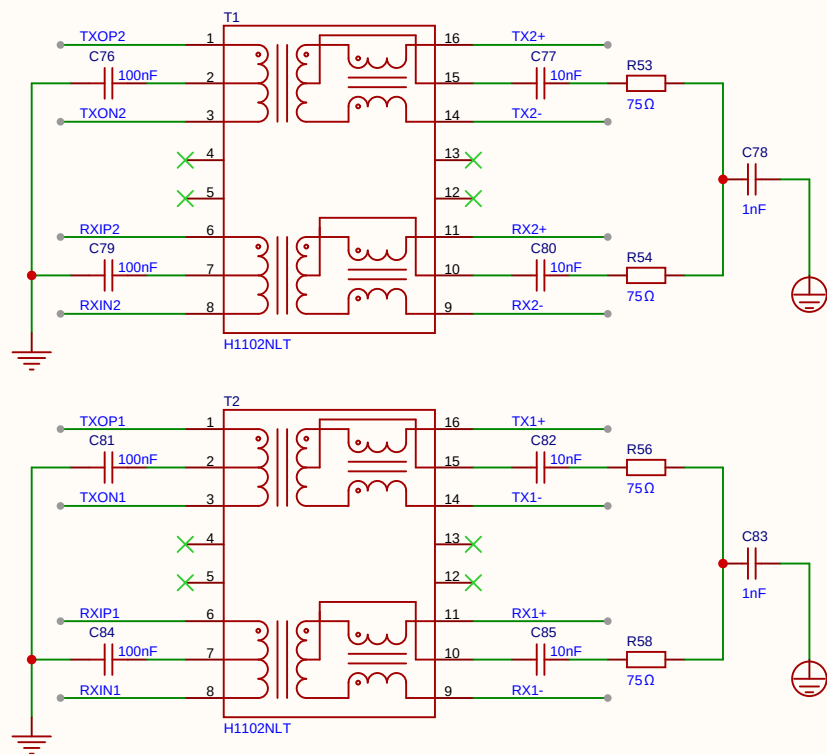
D

D



原理图	EFU-D14N10-AI2AQ2		创建日期	2026-03-12
板子	EFU-D14N10-AI2AQ2		更新日期	2026-05-21
绘制			图页	ETH
审阅			EFU-D14N10-AI2AQ2	
			版本	尺寸
			页 4 共 13	
嘉立创EDA		V1.0	A4	嘉立创EDA





原理图	EFU-D14N10-AI2AQ2		创建日期	2026-05-08
板子	EFU-D14N10-AI2AQ2		更新日期	2026-05-21
绘制		EFU-D14N10-AI2AQ2		
审阅				
		版本	尺寸	页 6 共 13
嘉立创EDA		V1.0	A4	嘉立创EDA

A

B

C

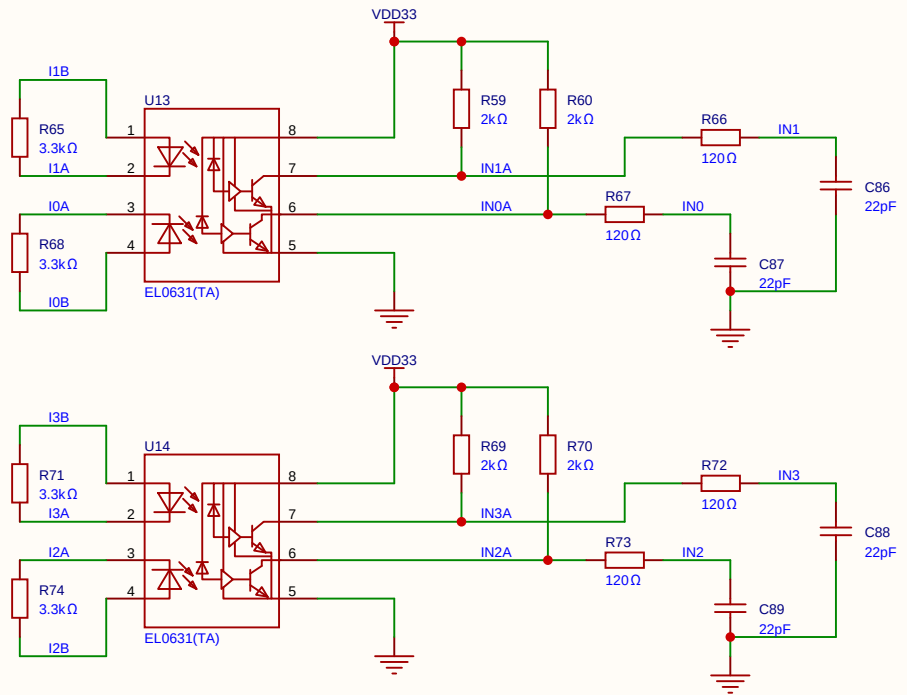
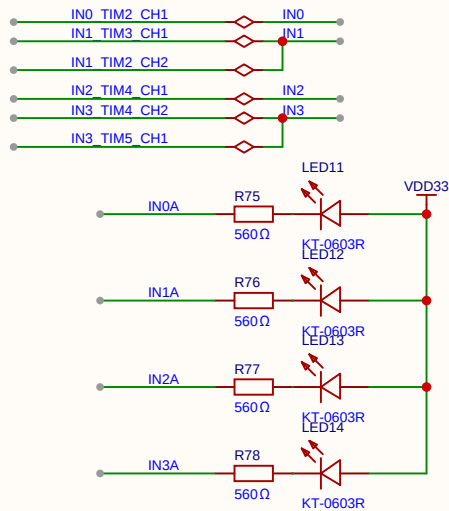
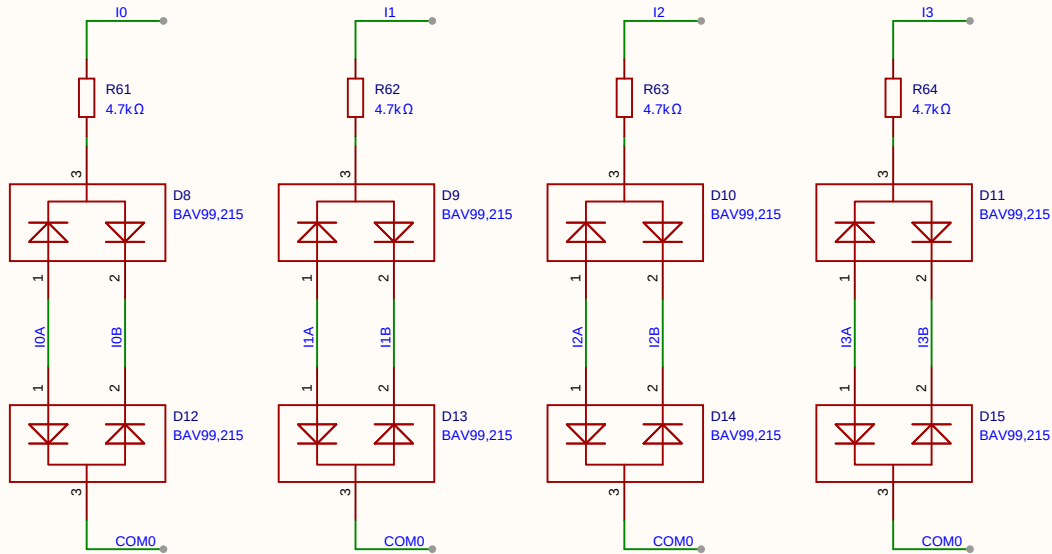
D

A

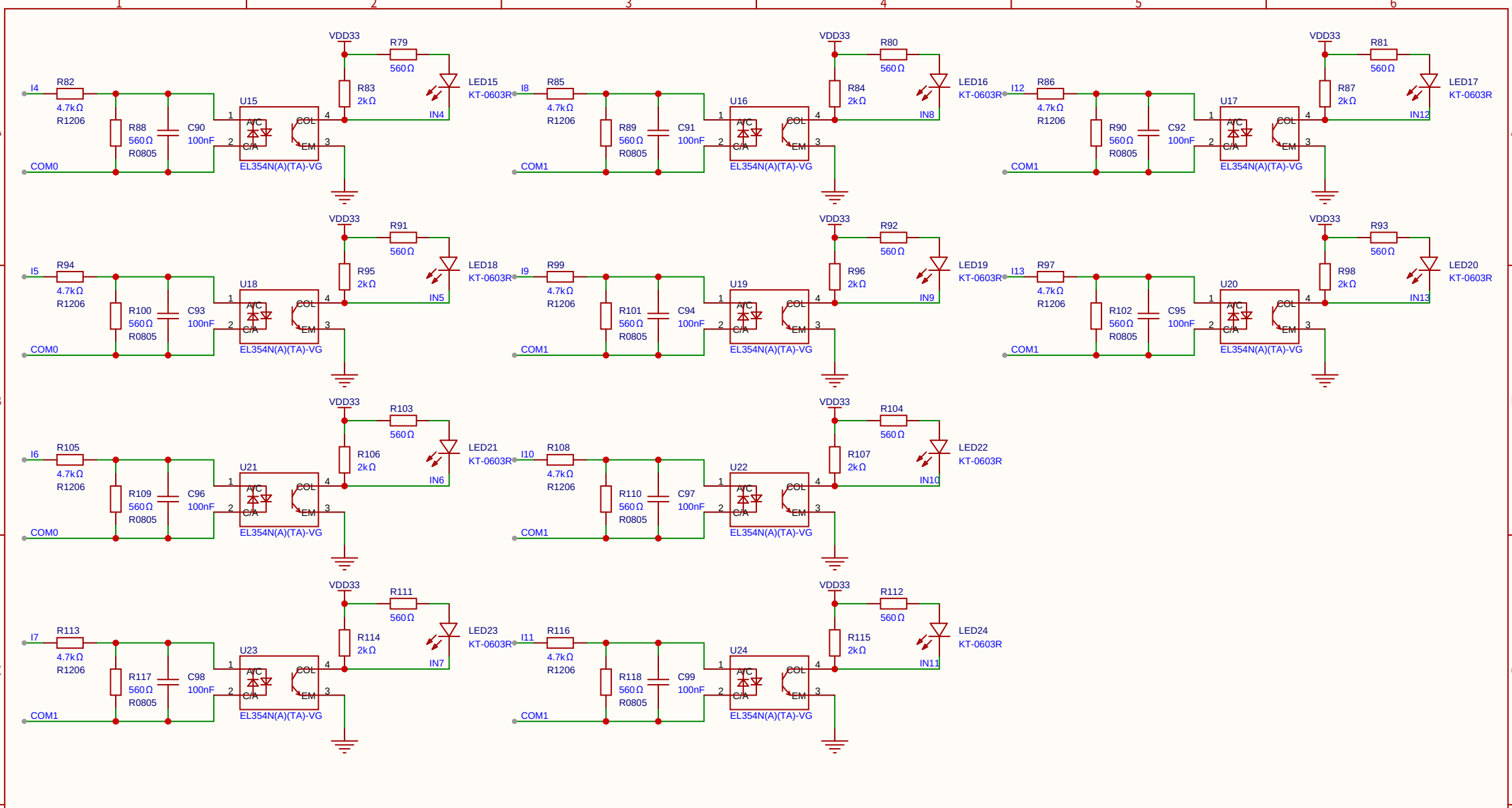
B

C

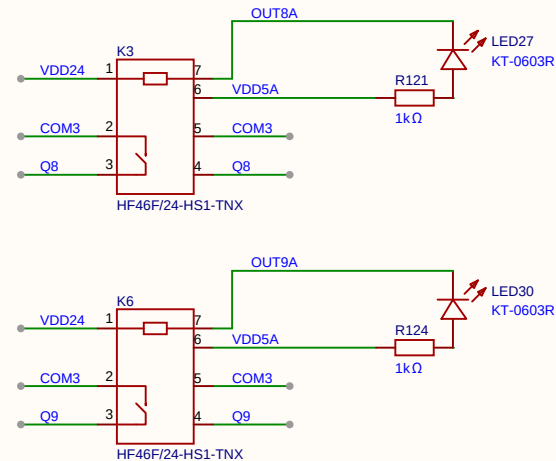
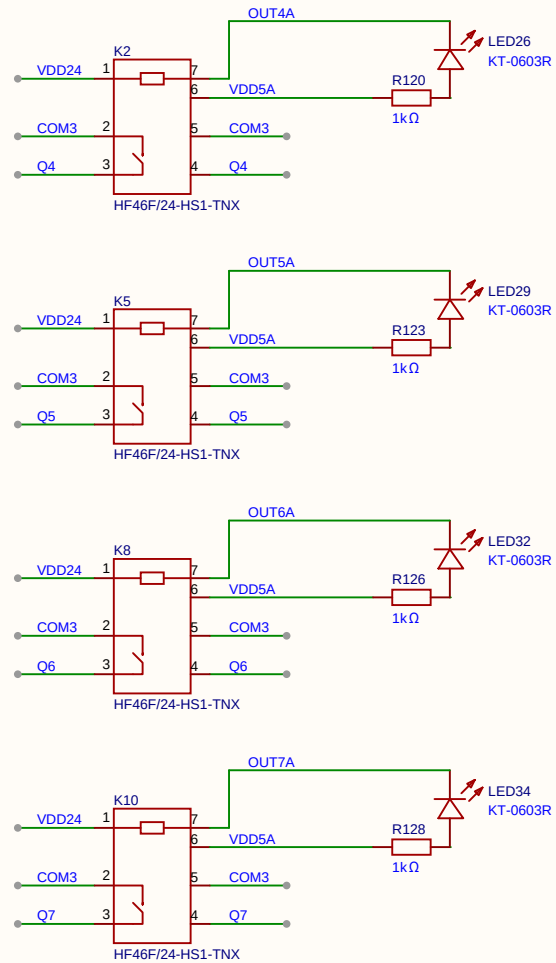
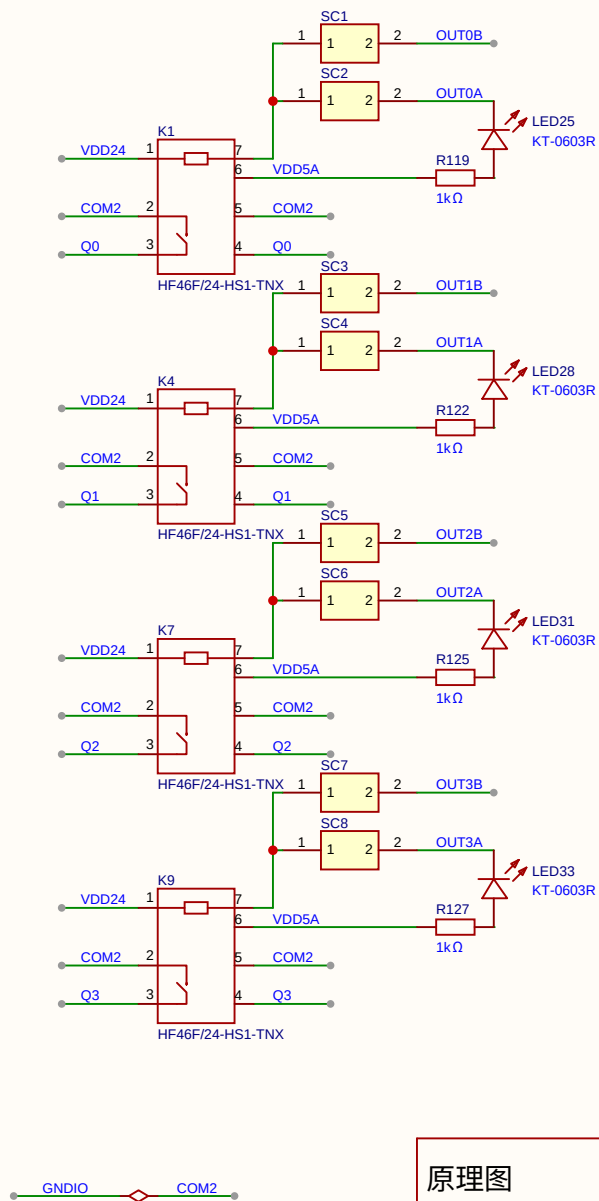
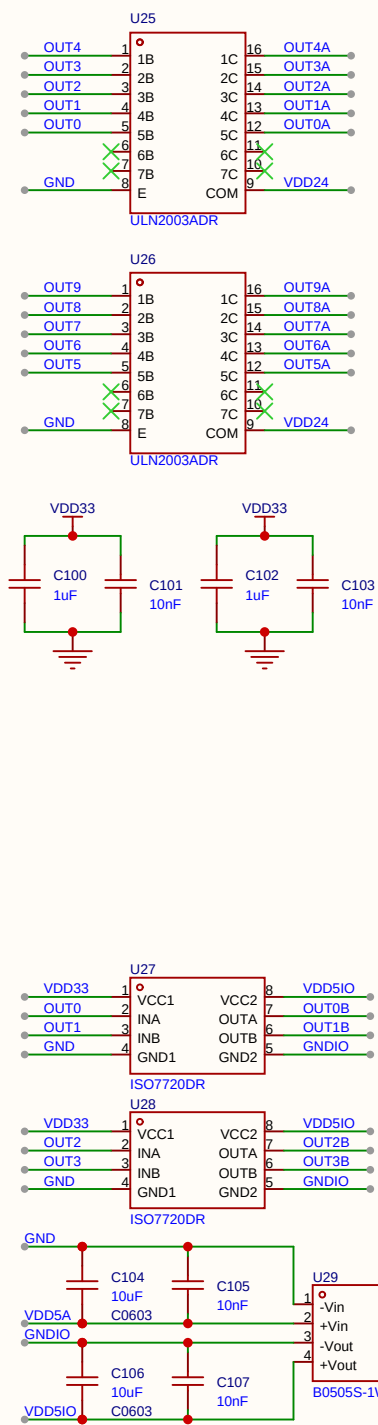
D



原理图	EFU-D14N10-AI2AQ2		创建日期	2026-03-17
板子	EFU-D14N10-AI2AQ2		更新日期	2026-05-21
绘制		EFU-D14N10-AI2AQ2		
审阅				
		版本	尺寸	页 7 共 13
嘉立创EDA		V1.0	A4	嘉立创EDA

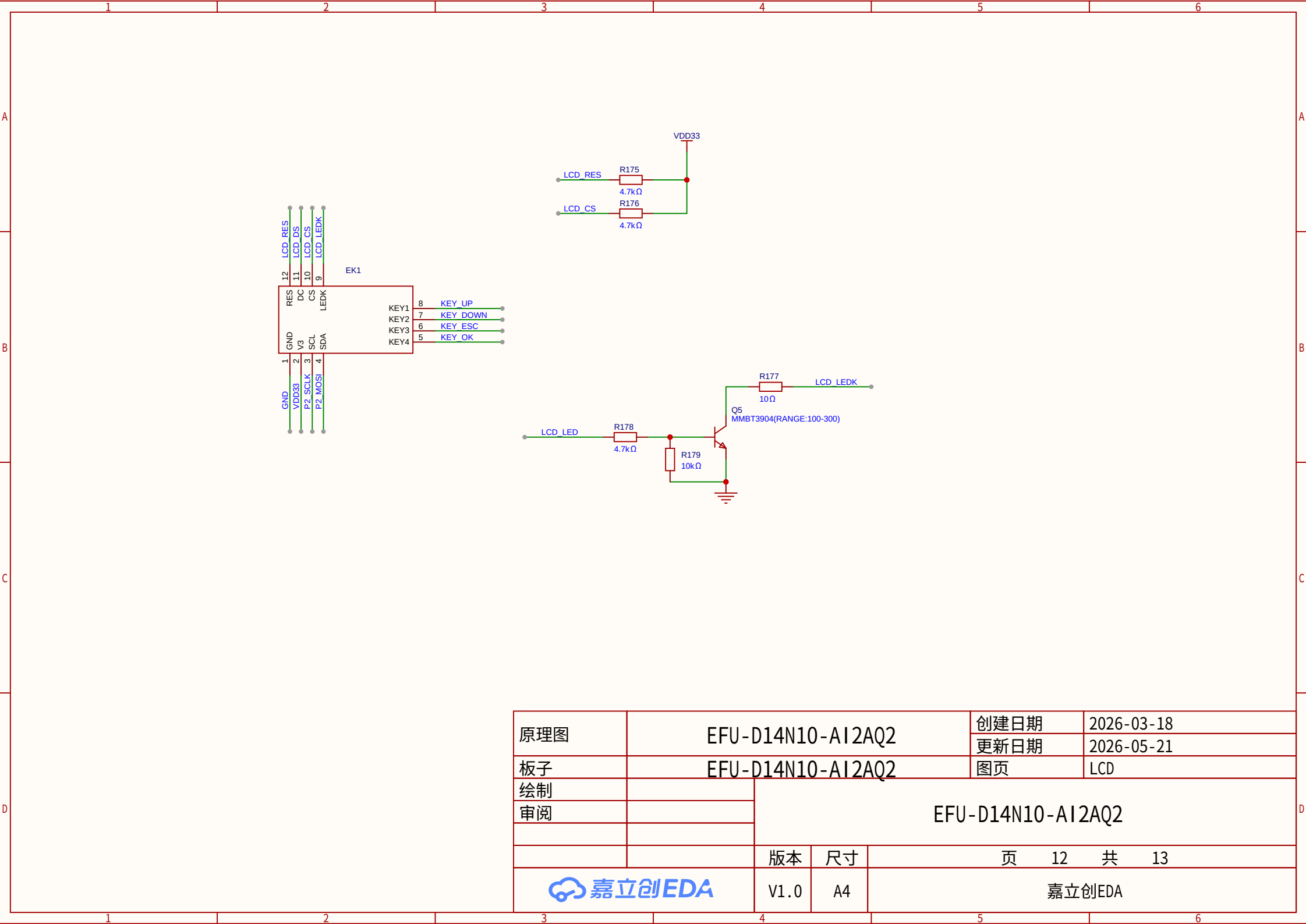


原理图	EFU-D14N10-AI2AQ2		创建日期	2026-03-17
板子	EFU-D14N10-AI2AQ2		更新日期	2026-05-21
绘制		EFU-D14N10-AI2AQ2		
审阅				
		版本	尺寸	页 8 共 13
嘉立创EDA		V1.0	A4	嘉立创EDA

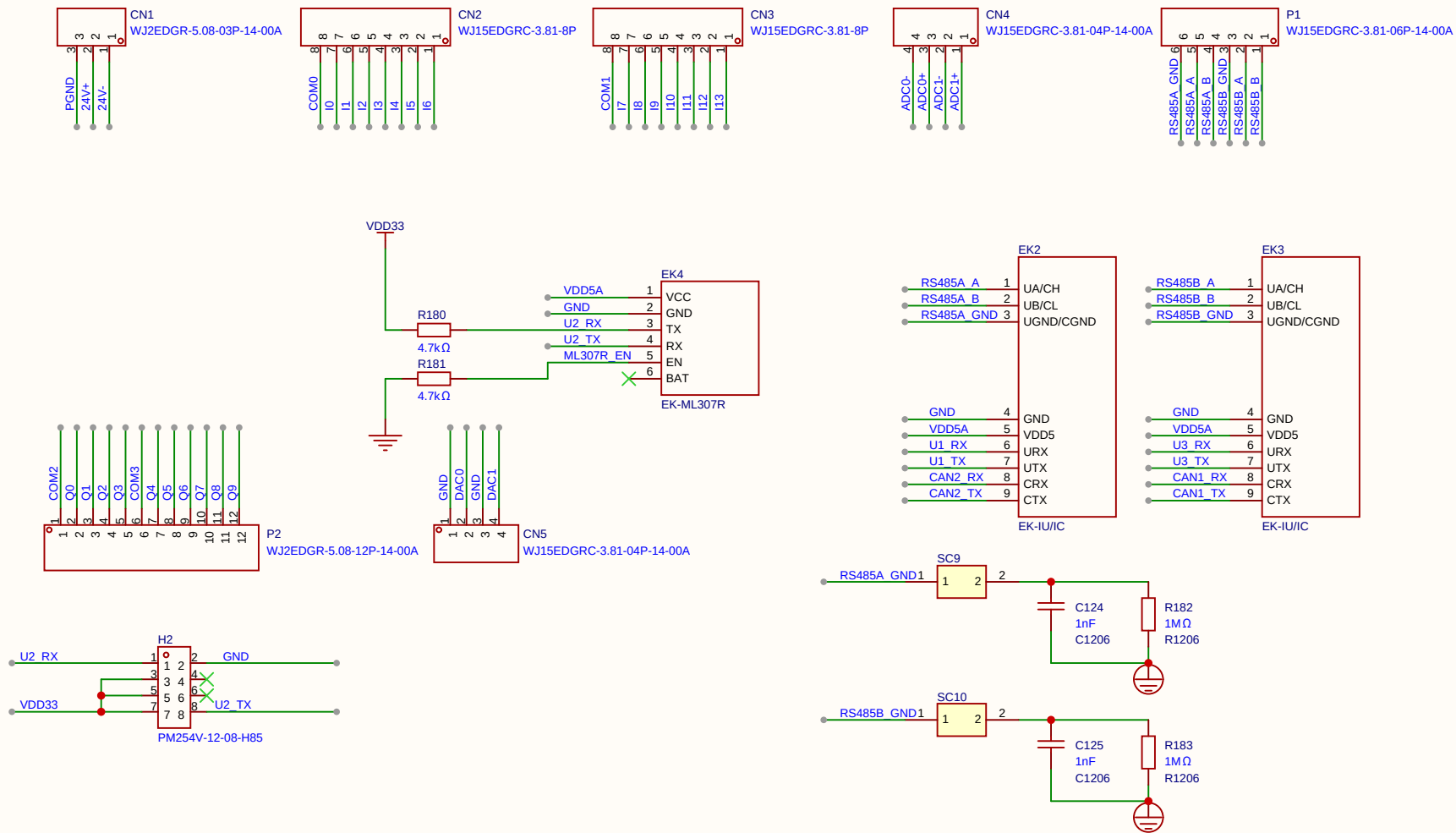


原理图 板子 绘制 审阅	EFU-D14N10-AI2AQ2		创建日期	2026-05-16
			更新日期	2026-05-21
			图页	OUT1
			EFU-D14N10-AI2AQ2	
		版本	尺寸	页 9 共 13
		V1.0	A4	嘉立创EDA





原理图	EFU-D14N10-AI2AQ2		创建日期	2026-03-18
			更新日期	2026-05-21
板子	EFU-D14N10-AI2AQ2		图页	LCD
绘制	EFU-D14N10-AI2AQ2			
审阅				
	版本	尺寸	页 12 共 13	
嘉立创EDA		V1.0	A4	嘉立创EDA



原理图	EFU-D14N10-AI2AQ2		创建日期	2026-05-17
			更新日期	2026-05-21
板子	EFU-D14N10-AI2AQ2		图页	CONN
绘制	EFU-D14N10-AI2AQ2			
审阅				
	版本	尺寸	页 13 共 13	
嘉立创EDA		V1.0	A4	嘉立创EDA